

Tjedan	Vrijeme i prostorija	Teme		Izvođač
		Predavanja	Auditorne/laboratorijske/konstrukcijske vježbe	
1. 30.9.-4.10.	<i>prema rasporedu objavljenom na stranicama studija</i>	Povijesni pregled razvoja računala		L. Batistić
			Upoznavanje s razvojnim okruženjem za AVR mikrokontrolere. Osnove asemblera.	Asistenti
2. 7.10.-11.10.		Arhitektura računala, Turingov stroj		L. Batistić
			Izračun i izrada 'delay' subrutine. Blinkanje LED. Različiti modaliteti paljenja LED. Logičke operacije nad registrima.	Asistenti
3. 14.10.-18.10.		Model von Neumannova računala		L. Batistić
			Prekidači.	Asistenti
4. 21.10.-25.10.		Modeli CISC i RISC procesora		L. Batistić
			Demonstrature	-
5. 28.10.-1.11.		Izvršavanje instrukcija pojednostavljenog modela mikroprocesora		L. Batistić
			-	-
6. 4.11.-8.11.		Upravljačka jedinica		L. Batistić
			Prekidi.	Asistenti
7. 11.11.-15.11.		Aritmetičko-logička jedinica		L. Batistić
			Timeri. Timeri u compare modu.	Asistenti
8. 18.11.-22.11.		MIPS procesor		L. Batistić
		Ponavlanje.	Asistenti	
9. 25.11.-29.11.	1. kontrolna zadaća		L. Batistić Asistenti	
	Protočna organizacija procesora		L. Batistić	
10. 2.12.-6.12.		Demonstrature	-	
	Memorijski sustav		L. Batistić	
11. 9.12.-13.12.		MARS simulator. MIPS procesor.	Asistenti	
	Priručna i virtualna memorija		L. Batistić	
12. 16.12.-20.12.		-	-	
	Višeprocorski i grafički sustavi		L. Batistić	
13. 6.1.-10.1.		Ponavlanje.	Asistenti	
	2. kontrolna zadaća		L. Batistić Asistenti	
14. 13.1.-17.1.			L. Batistić	
	Nadoknade.		L. Batistić	
15. 20.1.-24.1.		Nadoknade.	Asistenti	

Napomena: Student u statusu izvanrednog studenta dužan je javiti se nastavniku svakog kolegija u prvom tjednu održavanja nastave radi dogovora o izvršavanju obaveza.